Endstufe v2

# ADAU1701

## Clock

Wird in Quad-rate verwendet. System Clock kann 128xfs sein. -> 192kHz\*128 => 24,576MHz Master clock frequency -> 24,576 Crystal ist okay.

Aus den 128xfs folgt PLL­\_MODE0 und PLL\_MODE1 gleich logisch 1. Aber möglichkeit umzustellen einbauen

## DAC

Passiver Filter. Der Ausgang ist invertiert -> eventuell im SigmaDSP program flow ändern.

Ein Bild, das Text, Schrift, Reihe, Diagramm enthält.

Automatisch generierte Beschreibung